

Static Code Analysis Day 2019

Offenburg, Dienstag, 5. März 2019

Profitieren Sie vom Fachwissen unserer Experten

Das Aufdecken von Bugs mit Debugging-Sessions auf Systemebene ist zeit- und kostenintensiv. Statische Codeanalyse-Tools finden Fehler schnell und ohne großen Aufwand. Hierdurch ergibt sich ein enormes Kosteneinsparungspotential. Der Werkzeugeinsatz amortisiert sich früh und ist bei Systemen mit Sicherheitsrelevanz dringend empfohlen.

Wir zeigen Ihnen, wie Sie durch Einsatz von statischer Codeanalyse Ihre Softwarequalität effizient verbessern. Sehen Sie, wie komplexe Softwaredefekte problemlos aufgedeckt werden und wie Sie Checker für individuelle Prüfungen erstellen.

Programm-Fehler und Anomalien finden durch maschinelles Lernen

(Dr. Paul Anderson, Vice President of Engineering, GrammaTech, NY)

Standardwerkzeuge zur statischen Codeanalyse verwenden Checker, welche zur Detektion spezifischer Softwarestrukturen entwickelt werden. Ein anderer Ansatz aus dem Feld der künstlichen Intelligenz lernt gängige Softwaremuster und sucht anschließend nach Abweichungen davon. Dies hat zum Ziel, bisher unbekannte Fehlerstrukturen in Software zu finden. In diesem Vortrag wird darauf eingegangen, wie diese Technik arbeitet und wie Entwickler sie einsetzen können.

Verbesserung der Zuverlässigkeit, Sicherheit, Performance und Wartbarkeit von Applikationen durch statische Analyse

(Dipl.-Ing. Royd Lüdtkke, Verifysoft Technology, Offenburg)

Da Software zunehmend Aufgaben auch in kritischen Bereichen übernimmt, genügen Tests zur Laufzeit allein nicht mehr. Eine statische Codeanalyse, mit ihrer Fähigkeit Fehler frühzeitig im Entwicklungsprozess aufzudecken, ist heute unverzichtbar geworden. Der Vortrag zeigt auf, wie unterstützt durch ein modernes Werkzeug zur statischen Codeanalyse, die Codequalität in vielerlei Hinsicht entscheidend verbessert und damit Kosten und Risiken minimiert werden können.

SAD 5 March
2019
Static Analysis Day



Dienstag, 5. März 2019,
10-17 Uhr

Technologiepark Offenburg
In der Spöck 10
77656 Offenburg

Seminarunterlagen,
Teilnahmezertifikat
und Mittagessen inbegriffen.

Preis 249 Euro zzgl. MwSt

Static Code Analysis Day 2019

Offenburg, Dienstag, 5. März 2019

Semantische, statische Analyse von IoT-Software

(Dr. Pietro Ferrara, Head of R&D, JuliaSoft, Verona/Italy)

Das IoT bringt zwei sehr unterschiedliche Software-Welten zueinander. Zum einen die hardwarenahe Programmierung, welche unmittelbar mit den physischen Komponenten interagiert und dementsprechend schon lange mit statischer Analyse arbeitet, um die funktionale Sicherheit zu gewährleisten. Zum anderen die Enterprise-Programmierung, in welcher die Anforderungen weniger strikt sind, da sich Fehler lediglich auf Daten auswirken. Durch das IoT ist es nun gegeben, dass die Enterprise-Programmierung immer mehr Einfluss auf physische Komponenten nimmt. Dieser Vortrag zeigt, wie die statische, semantische Analyse von High-Level-Komponenten Fehler findet, welche die physische Stabilität eines IoT-Systems beeinflussen können.



Das Kind ist in den Brunnen gefallen

(M.Sc. Jan-David Baltzer, Verifysoft Technology, Offenburg)

Mit wachsender Laufzeit von Softwareprojekten steigen typischerweise deren Umfang und Komplexität. Damit wird es auch zusehends aufwändiger den Überblick zu behalten, sei es zur Wartung, Erweiterung oder Verifikation gegen bestehende und veränderte Anforderungen.

Im Vortrag geht es um die allgemeine Frage „Wie verstehe ich Software ausschließlich anhand ihres Quellcodes?“

Für weitere Informationen
kontaktieren Sie bitte

Polina Handzhiyska
+ 49 781 127 8118-6
handzhiyska@verifysoft.com

Anmeldung (Per E-Mail an info@verifysoft.com)

Hiermit melde ich mich verbindlich zum Preis von 249 Euro zzgl. MwSt zum Static Code Analysis Day an.

Firma

Name

Straße

E-Mail Adresse

PLZ, Ort

Telefon, Fax

Ort, Datum, Firmenstempel und rechtsverbindliche Unterschrift

Veranstalter: Verifysoft Technology GmbH, D-77656 Offenburg, www.verifysoft.com

Rechnungsstellung und Stornobedingungen: Jede Anmeldung wird von uns schriftlich bzw. per E-Mail bestätigt. Die Rechnungsstellung erfolgt mit der schriftlichen Bestätigung und ist für Frühbucher spätestens 30 Tage nach Ende der jeweils angegebenen Frühbucherperiode zahlbar. Buchungen zum Normalpreis (ohne Frühbucherrabatt) sind spätestens zehn Tage vor dem ersten Seminartag durch Überweisung auf das angegebene Konto zahlbar. Nur vor Seminarbeginn eingegangene Zahlungen berechtigen zur Seminarteilnahme. Stornierungen: Seminaranmeldungen können bis zu 45 Kalendertagen vor Seminarbeginn kostenlos schriftlich storniert werden. Bei einer Stornierung, die bei Verifysoft Technology GmbH zwischen 44 und 15 Tagen vor dem ersten Seminartag eingeht, werden 70% des Seminarpreises erstattet. Bei einer Stornierung nach diesem Zeitpunkt oder bei Nichtteilnahme, werden 100% des Seminarpreises berechnet. Ist der angemeldete Teilnehmer verhindert, kann ein Kollege an dessen Stelle zum Seminar kommen. Verifysoft Technology GmbH behält sich das Recht auf Absagen aus organisatorischen Gründen (z.B. krankheitsbedingter Ausfall des Referenten) vor. Sofern kein Ausweichtermin vereinbart wird, werden bereits bezahlte Seminargebühren zurückerstattet. Weitere Ansprüche wie Ersatz von Reisekosten oder Arbeitsausfall sind ausgeschlossen.